



FAST S.A.

First Automation System Technology

Historique FwAxes v.5.4.1 -> ...

Version 5.4.1.1

Modif : PH 27.10.05

Axes modulo : prise en compte d'une tolérance dans la fonction modulo (axes rotatifs) pour la détermination du sens de déplacement permettant le chemin le plus court. Ainsi, avec un axe bloquant, si on fait des mouvements $0 \rightarrow 180/180 \rightarrow 0$, le sens de déplacement sera toujours le même. Le critère du chemin le plus court se fait sur une distance de : $\text{ModuloPosition}/2 + \text{ModuloPosition}/256$.

Réactivation de la fonction « Locking » sur les axes concernés par cette fonction à la fin ou à l'arrêt d'un cycle, ou lors d'une erreur fatale d'axe.

Version 5.4.1.2

Modif : PH 28.10.05

Status d'axe « Mask_CrdTransfMvt ». Permet de tenir compte qu'un axe sujet à une transformation de coordonnée est en mouvement.

Version 5.4.1.3

Modif : PH 6.11.05

IsoCtrX.DispDataConfig et CycCtrX.DispDataConfig

Variables définies dans code ISO pas « hide »

Version 5.4.1.4

Modif : PH 22.11.05

IsoCtrX.AskRequireToSave et CycCtrX.AskRequireToSave

Arrêt/Start régulateur sur un axe (en pause) sujet à une transformation de coordonnée. Le cas de l'axe bloqué est résolu.

Remaind Position correcte lors d'un Arrêt/Start régulateur sur un axe (en pause).

Réenclenchement régulateur par la commande Synchro_RegulOn ou Synchro_Group_RegulOn sur un axe bloqué en pause au milieu d'un mouvement. Si Mask_Locking et Mask_Pause le régulateur est enclenché.

Version 5.4.1.5

Modif : PH 23.01.06

ChangeScale dans FwAxesX

Correction bug sur initialisation ModuloPosition après un roll over de la position.

Version 5.4.1.6

Modif : PH 27.01.06

Correction bug dans c_cyccmp.c fonction CompileSubCycle. Provoque un problème de mémoire et une erreur au process d'un cycle

Version 5.4.1.16

Modif : PH 14.02.06

Blocs de cycles « SysRegulCtr On » et « SysRegulCtr Off »

Réenclenchement régulateur par la commande Synchro_RegulOn ou Synchro_Group_RegulOn sur un axe bloqué en pause au milieu d'un mouvement. Si Mask_Locking et Mask_Pause et Mask_InMvtGen le régulateur est enclenché.

Version 5.4.1.48

Modif : PH 17.03.06

Simulation résolution DAC simulation Win32

Compensation résolution DAC dans régulateur PVP

Filtrage trajectoire de consigne (dernier bit de l'accélération) pour atténuer l'effet de la discrétisation du signal.

Version 5.4.1.49

Modif : PH 20.03.06

Prise en compte du reste de la vitesse dans le modèle de simulation du mode virtuel.

Version 5.4.1.64

Modif : PH 28.03.06

Correction risque bug synchronisation d'évaluation de condition « If ».

Correction risque bug synchronisation d'évaluation de condition « Repeat End (until Expression) ».

Correction risque bug blocage dans process repeat comportant directement un process parallèle.

Le paramètre de donnée de configuration d'axe « Decade Min./Def./Max. » peut prendre la valeur -1 (pour gestion du composant SyManCtrX).

Version 5.4.1.65

Modif : PH 26.04.06

Correction bug dans le processing du bloc « BlkRecordStart » avec enregistrements sur axes auxiliaires.

La tolérance géométrique sur les interpolations circulaires est doublée. Maintenant 20 incréments.